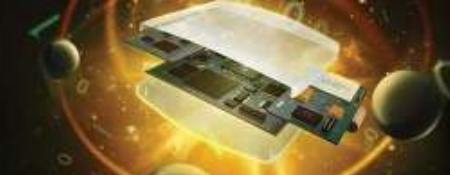


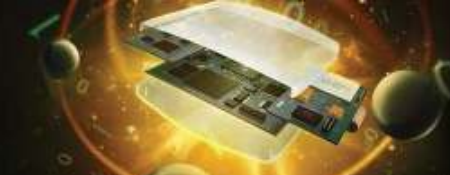
# Altium Designer opis konfiguracija



osvježeno u listopadu 2014

		Altium Designer 15 Viewer	Altium Designer 15 SE	Altium Designer 15
DXP platforma	Platforma za integraciju tehnologija, konzistentno korisničko sučelje u svim editorima i preglednicima, <i>Design Insight</i> za uvid u dokumente, upravljanje objavom dizajna, prevođenje dizajna, upravljanje datotekama, upravljanje verzijama i sustav za pisanje skripti		✓	✓
Schema – Preglednik	Otvaranje, pregledavanje i ispis shematskih dokumenata i biblioteka	✓	✓	✓
PCB – Preglednik	Otvaranje, pregledavanje i ispis PCB dokumenata i biblioteka, te pregledavanje pločica u 3D načinu prikaza	✓	✓	✓
CAM – Preglednik	Otvaranje CAM i strojarskih datoteka	✓	✓	✓
Shematski editor – editiranje Soft Designa	Mogućnost editiranja shematskih dokumenata i biblioteka (ako su one dio FPGA projekta), generiranje popisa spojeva (netlist)		✓	✓
Simulacija – VHDL	VHDL simulacija, VHDL i Verilog simulacija koristeći ALDEC OEM simulator, integrirano pronalaženje grešaka i pregledavanje valnih oblika sa podrškom za ModelSIM i Active HDL		✓	✓
Podrška za NanoBoard	Podržan je niz izmjenjivih dodatnih FPGA pločica (od svih proizvođača FPGA komponenata), a osim toga dostupan je i niz perifernih pločica koje omogućavaju fleksibilnost u arhitekturi sustava. Omogućeno je zasebno praćenje potrošnje na svim naponskim razinama		✓	✓
FPGA dizajn	FPGA dizajn koristeći C, OpenBus, sheme, VHDL i Verilog. Komponente koje koriste OpenBus sučelje		✓	✓
FPGA procesorske jezgre	Podrška za niz 32-bitnih soft procesora koje se mogu koristiti u FPGA dizajnu: TSK3000A, Xilinx MicroBlaze®, Altera Nios II®, Actel CoreMP7®. Također su podržani PowerPC (PPC405A) diskretni procesori, ugrađeni u Xilinx Virtex II Pro®, kao i niz 8-bitnih mikrokontrolera (TSK51, TSK52, TSK80 i TSK165)		✓	✓
Ugradbeni alati za procesorske jezgre	Potpuno razvojno okruženje za ugradbeno programiranje - <i>C compiler / assembler / source-level debugger / profiler</i> za svaki od podržanih 32-bitnih procesora, Softverska platforma koja se brine o upravljačkim programima niže razine i omogućava brži i lakši pristup hardveru		✓	✓
Programabilni FPGA instrumenti	Presintetizirani instrumenti spremni za korištenje u FPGA dizajnu, uključujući <i>Custom Instrument, Terminal Emulator, Digital I/O, Crosspoint Switch, Logic Analyzer, Frequency Generator, Frequency Counter</i> i <i>Field Dashboard</i> za pristup na terenu		✓	✓
JTAG podrška za soft uređaje	Direktan pristup soft uređajima kao što su virtualni instrumenti i procesor ugrađen u FPGA		✓	✓
JTAG podrška za hard uređaje	Interaktivni pregled statusa pinova za bilo koji JTAG uređaj		✓	✓
Višestruka upotreba IP jezgri	Podrška za uvoz FPGA IP jezgri iz drugih alata, te razvoj i ponovna upotreba IP biblioteka		✓	✓
Uvoz / Izvoz	Podrška za uvoz i izvoz dizajna i biblioteka stvorenih u drugim alatima kao što su OrCAD, Allegro, PADS, DxDesigner, Cadstar, Eagle, P-CAD, CircuitMaker, Protel itd.		✓	✓
Shematski editor – dizajn	Mogućnost editiranja svih shematskih dokumenata i biblioteka, te generiranje popisa spojeva (netlist)		✓	✓

# Altium Designer opis konfiguracija



osvježeno u listopadu 2014

		Altium Designer 15 SE	Altium Designer 15
Upravljanje bibliotekama	Upravljanje bibliotekama temeljeno na ujedinjenju svih informacija o komponentama i povezanih podataka kao što su 3D modeli, specifikacije, veze na podatke dobavljača i veze na sustave za kontrolu verzija.	✓	✓
Simulacija sklopovlja – mješoviti signali	SPICE 3F5/XSPICE simulacija mješovitih signala (kompatibilna sa PSpice®)	✓	✓
Integritet signala – na razini sheme	Analiza integriteta signala koja se izvršava prije izrade PCB dizajna – koristi tipične vrijednosti za PCB parametre	✓	✓
PCB – definiranje oblika pločice i pravila	Postavljanje i editiranje objekata na mehaničkim slojevima, podešavanje pravila, podešavanje stoga bakrenih slojeva pločice, prenošenje dizajna iz sheme, postavljanje komponenata, provjera pravila vezanih za proizvodnju u realnom vremenu	✓	✓
CAM – uvoz (Gerber, ODB++)	Uvoz CAM i strojarskih datoteka	✓	✓
PCB – 3D okruženje za PCB dizajn	3D vizualizacija omogućava realističan pogled na pločicu, uključuje MCAD-ECAD podršku putem direktnog povezivanja STEP modela, kao i provjeru kolizije u realnom vremenu, 2D i 3D način prikaza, ortografsku projekciju, mapiranje tekstura		✓
PCB – dizajn	Postavljanje i editiranje objekata na električnim slojevima, generiranje kućišta, postavljanje iz biblioteka		✓
PCB – interaktivno postavljanje vodova	Interaktivno postavljanje tiskanih vodova (načini rada: guranje i razmicanje, zaobilaženje i automatsko dovršavanje), diferencijalni parovi, sabimice, interaktivno i automatsko postavljanje komponenata, razmjena pinova, zaobilaženje prepreka tokom pomicanja vodova		✓
Topološki alat za automatsko postavljanje tiskanih vodova	Topološki alat za automatsko postavljanje tiskanih vodova sa podrškom za sve vrste slojeva, objekata i pravila		✓
Integritet signala – na razini pločice	Analiza integriteta signala sa podrškom za brzi pregled, refleksiju i preslušavanje		✓
PCB – generiranje izlaznih datoteka	Omogućena je višestruka objava, što donosi konsolidaciju više izlaza u jednu vrstu medija za lakše upravljanje podacima. Objava u PDF formatu, ispis, objava na internetu sa mogućnošću pregleda povijesti projekta i njegovih zavisnosti; generiranje Gerber, NC Drill, ODB++ i STEP datoteka		✓
CAM – editiranje (Gerber, ODB++)	Panelizacija, definicija puta glodanja, provjera pravila, izvoz CAM i strojarskih datoteka		✓

Altium Designer je dostupan u nekoliko licencnih opcija, koje čine pristup Altium Designeru fleksibilnim. Bilo da ste dio velike grupe ili inženjer konzultant koji radi sam, Altium Designer vam pruža sve što vam je potrebno da budete inovativni, konkurentni i da dizajnirate nove proizvode na novi način.

Altium Designer 15 opcija omogućava stvaranje proizvoda od koncepta do proizvodnje u ujedinjenom okruženju, koje omogućava dizajn hardvera, softvera i programabilnog hardvera (FPGA). Ako vaša grupa ima inženjere koji rade samo unos podataka o dizajnu, odaberite Altium Designer 15 SE opciju.